referenceshy 6,063,643

JP404259263 (A met)

BSPR:

Japanese Unexamined Patent Publication No. Heisei 4-259263 discloses a visible

LED employing InAlGaP . The disclosed conventional semiconductor light emitting

element is fabricated by sequentially growing n-type clad layer formed of

InGaAlP type material, active layer and p-type clad layer, on an n-type GaAs

substrate to form a double heterostructure portion. A p-type intermediate band

gap layer is formed on the double heterostructure portion, and a p-type contact

layer is selectively formed on the intermediate band gap layer. The

semiconductor light emitting element is consisted of an active layer formed

with an ordered layer having natural super lattice, and the intermediate band

gap layer 15 formed with a non-ordered layer, in which the natural super

lattice is extinguished by Zn diffusion. By making the band gap of the

intermediate band gap layer greater than the band gap of the active layer, the

light from the light emitting region can be extracted without blocking by the

electrode at the light extracting side. In the disclosed prior art, an

additional layer of InGaP, band gap wider than the layer used in active region

is used in order to avoid Zn diffusion into the active region. No additional

layer for current spreading is used. As set forth above, this type of the

visible LED with centrally located circular shaped electrode can not be used in

the short distance data link system.

Eg I > Eg act

B ma FPAS 3

(19) [本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出職公開番号

特開平4-259263

(43)公開日 平成4年(1992)9月14日

(5E) Int.CI.5

H01L 33/00

!

說別記号

庁内整理番号 8934-4M

A 8984--4M

技領表示箇所

FΙ

審査請求 未請求 請求項の数1(全 5 頁)

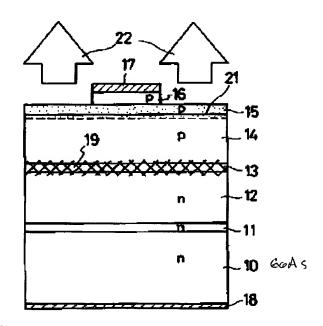
| (21)出膜番号 | 待鎖平3 -21153 | (71)出顧人 | 000003075 |
|----------|--------------------|---------|-----------------------|
| | | | 株式会社東芝 |
| (22) 出顧日 | 平成3年(1991)2月14日 | | 神泰川県川崎市幸区堀川町72番地 |
| | | (72)発明者 | 新田 康一 |
| | | | 神奈川県川崎市幸区小向東芝町1番地 株 |
| | ı | | 式会社京芝総合研究所内 |
| | | (72)発明者 | 曾原 秀人 |
| | | | 神奈川県川崎市幸区小向東芝町 1 番地 株 |
| | | | 式会社東芝総合研究所内 |
| | | (72)発明者 | 板谷 和彦 |
| | | | 神奈川県川崎市奉区小向東芝町 1 番地 株 |
| | | | 式会社東芝総合研究所内 |
| | | (74)代理人 | 弁理士 鈴江 武彦 |
| | | | 最終頁に続く |

(54) 【発明の名称】 半導体発光菓子

(57) 【要約】

【目的】 1 n G a A 1 P 系材料を用いた半導体発光素 子において、発光振敏からの光を光取り出し側の電極で 遂ることなく取り出すことができ、光取り出し効率の向 上をはかることを目的とする。

【構成】 n型G a A s 基板10上に、l n G a A 1 P 系材料からなる n 型クラッド局12, 括性局13及び p 型クラッド局14を順次成長してダブルへテロ構造都を形成し、このダブルへテロ構造都上に p 型中間パンドギャップ層15を形成し、この中間パンドギャップ層15上に p 型コンタクト層16を運択的に形成した半導体発光索子において、括性層13を自然超格子を有する秩序化層で形成し、中間パンドギャップ局15を2 n 拡散による自然超格子の消滅した無秩序化層で形成し、中間パンドギャップを活性層13のパンドギャップより大きくしたことを特徴とする。



-327-

(2)

特闘平4-259263

【特許請求の範囲】

1

į

【謝求項1】半導体基板と、この基板上に1mGaA1 P系材料からなる活性層をクラッド層で挟んで形成され たダブルヘテロ構造部と、このダブルヘテロ構造部上に 中間パンドギャップ層を介して形成されたコンタクト層 とを具備し、前記活性層は自然経格子が形成された秩序 化層であり、前記中間パンドギャップ層は不能物拡散に より自然超格子の消滅した無秩序化層であり、前記中間 パンドギャップ層のパンドギャップを放配活性層のパン ドギャップより大きくしたことを特徴とする半導体発光 10 本子.

【発明の詳細な説明】

[00001]

【産業上の利用分野】本発明は、半導体発光未子に係わ り、特に【nGaAlP系材料を用いた半導体発光素子 に関する。

[0002]

【従来の技術】近年、各種の化合物半導体材料を用いた 発光ダイオードが研究されている。この中で、1 n G a AIP系材料を用いた発光ダイオードは、580nm 20 〈黄色〉~690ヵm(赤色)の範囲で直接遷移による **発光が得られるため、効率の高い光涼として期待されて**

【0003】この種の発光ダイオードの例として、図3 に示す構造が知られている。即ち、n-GaAs基板3 0上にn-GaAsパッファ磨31, n-[nGaA] Pクラッド周32、アンドープ1nGaP衝性層33及 びp-1mGaA1Pクラッド層34が形成され、この 上の一部にp-InGaP中国パンドギャップ層35及 びp-GaAsコンタクト暦36が形成されている。そ 30 して、コンタクト層36上にp個電極37が形成され。 基板30の下面にn側包板38が形成されている。

【0004】ところで、図3のような構成においては、 活性居33に十分にキャリアを閉じ込め、高い発光効率 を得るにはクラッド層32,34のA1組成を大きくし なければならない。しかし、pクラッド層34において は一般に、AI組成を大きくするとキャリア構度を大き くすることはできず、図3の構成ではpクラッド用34 のキャリア濃度は低いものとなる。このため、電極37 から中に注入された電流はカクラッド層34では殆ど広 がることなく活性層33に注入されることになり、発光 銀城は活性層33の電極37の直下に位置する組成39 のみとなる。従って、上面方向に光を取り出す場合、電 種37が光を進ることになり、これが光の取り出し効率 を低下させる要因となっていた。

[0005]

【発明が解決しようとする課題】このように従来、ダブ ルヘテロ構造における基板と反対側のDクラッド層のキ ャリア濃度が低いため、光取り出し側の電響から注入さ

直下が発光複載となる。このため、光取り出し側の電極 が発光復収からの光を進ることになり、これが光取り出 し効率を低下させる要因となっていた。

【0006】本発明は、上記事情を考慮してなされたも ので、その目的とするところは、発光領域からの光を光 取り出し側の電響で遮ることなく取り出すことができ、 光取り出し効率の向上をはかり得る半導体発光素子を提 供することにある。

[0007]

【課題を解決するための手段】本発明の骨子は、クラッ ド層とコンタクト層の中間パンドギャップを有する中間 パンドギャップ層の原子配列を無秩序化することで、株 序状態の括性層のパンドギャップより大きなパンドギャ ップを構成し、これにより光取り出し効率の向上をはか ることにある。

【0008】即ち本発明は、半導体基板上にInGaA 1 P系材料からなる活性層をクラッド層で挟んだダブル ヘテロ構造部を形成し、このダブルヘテロ構造部上に中 間パンドギャップ層を介してコンタクト層を形成した半 導体発光素子において、活性層を自然網絡子が形成され た秩序化層で形成し、中間パンドギャップ層を不能物拡 散により自然超格子の清減した無秩序化層で形成し、こ の中間パンドギャップ層のパンドギャップを活性層のパ ンドギャップより大きくしたことを特徴としている。

【0009】また、本発明の望ましい実験遊様として は、基板をn型のGaAsとし、p型の中間パンドギャ ップ層をダブルヘテロ構造部上の全面に形成し、さらに p型のコンタクト層を中間パンドギャップ層上に選択的 に形成することを特徴としている。

[0010]

【作用】本発明によれば、光り取り出し側に位置する中 間パンドギャップ層をダブルヘテロ構造部上の全面に形 成し、不鈍物(例えばAn)の拡散による高濃度不純物 層としているので、中間パンドギャップ層における電流 の拡がりを増大させ、活性層の発光領域を十分に広げる ことができる。

【0011】また、活性層を自然超格子の形成された秧 **序化層とし、中間パンドギャップ層を自然超格子の消滅** した無秩序化層としているので、光取り出し側に形成さ れた中間パンドギャップ層のパンドギャップを、秩序化 状態の活性層のパンドギャップよりも大きくすることが できる。従って、活性層からの光を中間パンドギャップ 層の吸収を受けることなく取り出すことができ、光取り 出し効率の向上をはかることが可能となる。

[0012]

【実施例】以下、本発明の実施例を図面を参照して説明

【0013】図1は、本発明の第1の実施例に係わる半 導体発光素子の機略構成を示す断面図である。 図中10 れた電流が殆ど広がることなく彼性層に注入され、電機 50 はローGaAs基板であり、この基板10上には

-328-

n-GaAsパッファ暦11, n-Ino.s (Gai-11 Alin) e.s Pクラッド暦12, Ino.s (Gai-12 Alin) e.s Pクラッド暦13, p-Ino.s (Gai-12 Alin) e.s Pクラッド暦14及びp-Ino.s (Gai-12 Alin) e.s P中間パンドギャップ暦15が成長形成されている。

【0014】ここで、括性層13は自然超格子が形成された秩序化層であり、中間パンドギャップ層15は自然超格子が消滅した無秩序化層である。この無秩序化層における無秩序化の程度は、基板側よりも出射端面側で大 10 をくなるほうが望ましい。また、1 n G a A 1 P O A J 組成は、 $0.6 \le XI \le 1$, $0 \le XI < XI$, $0 \le XI < XI$ の範囲であればよく、本実施例ではXI = 0.6 、X2 = XI = 0 とした。活性層13O A 1 組成により、X2 = 0 の赤色からX2 = 0 、X2 = 0 の赤色からX2 = 0 、X3 = 0 の赤色からX3 = 0 、X3 = 0 、X3 = 0 の赤色からX3 = 0 、X3 = 0 、X

(0016) 中間パンドギャップ層15の上には、p-GAASコンタクト層16が円形に形成されている。そして、コンタクト層16上にp個電艦17が形成され、基板10の裏面にn個電艦18が形成されている。なお、図中19は発光傾域、21はp型不純衡が拡微され、自然超格子が振秩序化した関域、22は外部出力光を示している。

【0016】次に、上記実施何素子の製造方法について 説明する。まず、表面が(100)の面方位のn-Ga As基板10上に、MOCVD法で各層11~16を顧 次成長形成する。このときの成長条件は、活性層13及 び中間パンドギャップ層15に自然超格子が形成される 条件とした。この条件としては、成長温度690~82 0℃、V/III 比(PH」と III族原料のモル比)20 0~400、成長速度3μm/hである。

【0017】 p型中間パンドギャップ層 15 を成長する際には、p型不純物(例えば2n)を十分に導入し、中間パンドギャップ層 15 の自然超格子を消滅させるようにした。この自然超格子を消滅させるために必要なp型不純物の濃度は、 $6\times10^{12}\,\mathrm{cm}^{-2}\sim1\times10^{19}\,\mathrm{cm}^{-2}$ である。また、中間パンドギャップ層 15 の厚さは $5\sim20\,\mathrm{nm}$ とした。

【0018】次いで、コンタクト屋16上にp劇電復17を形成し、基板10の下面にn個電極18を形成し、電極17及びコンタクト層16を円形に残すように選択 の 的エッチングすることにより、前記図1に示す構造が得られる。

【0019】このような構成であれば、電極17から往入された電流はp型不純物(2n)が拡散された中間パンドギャップ層15の高濃度領域21で横方向に拡がり、pクラッド層14に流れるため、発光領域19が活性層全域に拡がることになる。さらに、光取り出し倒に形成された無秩序化層からなる中間パンドギャップ届15のパンドギャップは、秩序化状態の活性層13のパンドギャップより大きくなる。このため、発光領域19か

6の光は、中間パンドギャップ圏15の吸収を受けることなく取り出せることになり、光取り出し効率を保健的 に向上させることができる。

【0020】本発明者らの実験によれば、図1の構成で中間パンドギャップ層15のZnの濃度を $6\times10^{11}c$ m^{-2} 以上とした場合、80%に近い発光効率が得られた。なお、Znを拡散しない従来構造では30%程度であった。

【0021】また、本実施例では中間パンドギャップ層 15をロクラッド層14上の全面に設け、この中間パンドギャップ層15に2n拡散による無秩序化を行っているので、次のような利点がある。Znの拡散速度はAlの組成比が小さいほど遠く、InGaP層とInGaAlP層では大きく異なる。一般には、InGaAlP層よりもInGaP層の方が拡散速度は5倍程度速い。

【0022】従って、前記図3に示す従来構造でp-1 nGaA1Pクラッド国に2nを拡散した場合、クラッド層に十分に拡散させるとInGaP括性層にも2nが 拡散してしまう。これに対し本実施例のように、p-1 nGaA1Pクラッド層14上のp-InGaP中関パンドギャップ層15に2nを拡散した場合。中間パンドギャップ層16に十分に拡散させても、クラッド層には2nは発ど拡散せず、従って活性層13に2nが拡散される等の不都合はない。つまり、本実施例のようにすれば、2n拡散の制御性が容易である。

【0023】図2は本発明の第2の実施例を示す概略機成図である。図2において、(a)は上面図、(b)は(a)の矢視A-A、断面図である。なお、図1と同一部分には同一符号を付して、その詳しい説明は省略する。

【0024】この実施例は、図1に示す妻子を1つの基板上に複数個形成したものである。即ち、第1の実施例と同様にして基板10上に各層11~16を成長形成し、さらに電観17、18を形成した後、電棚17、コンタクト層16及び中間パンドギャップ層16を分離溶25により電気的に分離することにより、複数の発光素子を形成している。ここで、コンタクト層16及び電棚17は、先の実施例とは逆に個々の素子において中央部に円形の窓が形成されている。

6 【0025】このような構成であれば、先の実施例と同様に、中間パンドギャップ層15により電液を広げ、活性層18における発光領域を広げることができる。また、コンタクト層16が個々の発光累子の光を吸収して光分離領域として働き、さらにログラッド層14は抵抗が大きいため、高級度領域21から注入された電流はログラッド層14では広がることなく流れる。このため、発光領域19を電極直下以外に広げると共に、発光領域19の分離が可能となる。

5 のパンドギャップは、秩序化状態の括性層13のパン [0026]なお、本発明は上述した各実施例に限定さ ドギャップより大きくなる。このため、発光領域19か 50 れるものではない。実施例では基板の主面を(100)

30

(4) 特別平4-259263

としたが、成長主面が 【100】面から 【011】方向 に15°以内に傾斜した基板であればよい。パッファ層 は、GaAsに限ちずInGaP、GaA1As、In GaAIPなどでもよい。クラッド層は、LnGaAI P単独に限らずInGaA1P唇とGaAIAsの2層 からなってもよい。中間パンドギャップ層は、クラッド 届よりもA1組成の少ない

InGaAIP、又はGaAIAs, InGaPでもよい。活性層はアンドーブに限らず、p型若しくはn型であってもよい。また、p側電極の形状は、円形に限るも 10 のではなく多角形でもよい。さらに、完光ダイオードだけでなく、半導体レーザ、例えば電流注入方向と光出射方向が同一の面発光型レーザにも木発明を適用でき、この原には出射離画の半導体層を無秩序化層にすればよい。その他、本発明の要旨を造脱しない範囲で、種々変形して実施することができる。

[0027]

【発明の効果】以上詳述したように本発明によれば、クラッド層とコンタクト層の中間パンドギャップを有する中間パンドギャップ層の原子配列を無秩序化すること 20で、中間パンドギャップ層に秩序状態の活性層のパンド

ギャップより大きなバンドギャップを形成している。従って、発光領域からの光を光取り出し側の電標で進ることなく取り出すことができ、光取り出し効率の向上をはかることが可能となる。

【図面の簡単な説明】

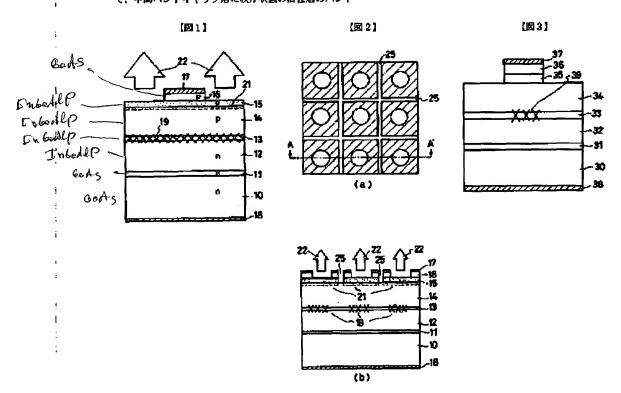
【図 1】 本発明の第1の実施例に係わる半導体発光素子の概略網成を示す新面図。

【図 2】本発明の第2の実施例の概略構成を示す平面図 及び前面図。

) 【図3】従来の半導体発光来子の機略構成を示す断面 ⁸⁷

【符号の説明】

10…n-GaAs基板、11…n-GaAsパッファ 層、12…n-1nGaA1Pクラッド層、13…1n GaA1P活性層、14…n-1nGaA1Pクラッド 層、15…p-1nGaA1P中間パンドギャップ層、 16…p-GaAsコンタクト層、17…n側電框、1 8…p何電極、19…発光領域、21…不純物が拡散された高濃度領域、22…外部出射光、25…衆子分離



-330-

(5)

特闘平4-259263

フロントページの続き

(72) 発明者 波多腰 玄一 神奈川県川崎市幸区小向東芝町 1 番地 株 式会社東芝雄合研究所內

1

1